



Il Ministero della Ricerca Scientifica e Tecnologica ha ammesso al finanziamento con Decreto Direttoriale del 10/04/2007 prot n. 610 il progetto di Ricerca e Formazione DM24106 – Tema 1: “Sviluppo di MMIC Multifunzionali (Core-Processor) per sistemi di antenne attive a scansione elettronica (AESAs)” – presentato da SELEX SISTEMI INTEGRATI S.P.A. – ROMA (RM) a fronte del Decreto Direttoriale n. 603 Ric. del 14 marzo 2005, “Invito alla presentazione di progetti di ricerca industriale, sviluppo precompetitivo e formazione nel settore dell’industria aerospaziale da realizzarsi nella regione Lazio”. Per quanto attiene alla voce Formazione, prevista da detto progetto, Selex-SI si avvarrà della collaborazione del Consorzio U.L.I.S.S.E. (Università e Laboratori Industriali per lo Sviluppo dei Sistemi Elettronici)/Università di Roma “Tor Vergata”.
Si indice all’uopo il seguente

BANDO

per la selezione di

5 giovani laureati/e

da avviare alla formazione delle seguente figura professionale:

“TECNICO DI TECNOLOGIE E CIRCUITI AD ALTA FREQUENZA”

Requisiti di partecipazione

La selezione verrà condotta fra candidati rispondenti ai seguenti requisiti formali:

- stato di disoccupazione o in ricerca di prima occupazione;
- età superiore ai 24 anni e non oltre i 50 anni;
- possesso di laurea specialistica ad indirizzo scientifico o titolo equivalente o di dottorato di ricerca o di specializzazione post-laurea (della durata minima di un anno);

e ai seguenti requisiti preferenziali:

- possesso di laurea specialistica o di dottorato di ricerca o specializzazione post-laurea (della durata minima di un anno) in Ingegneria (elettronica, delle telecomunicazioni).

Ammissione

L’ammissione al programma di formazione è subordinata ad una preselezione in base ai titoli dichiarati nella domanda di partecipazione ed al superamento di una selezione che permetterà di stilare una graduatoria in base ai requisiti formali, ai requisiti preferenziali e ai risultati di test e/o colloqui volti ad accertare le conoscenze scientifiche in ingresso e la motivazione alla partecipazione.

Caratteristiche del percorso formativo

Il percorso formativo si svolgerà, a partire presumibilmente dal mese di settembre 2008, su un periodo di 18 mesi presso il Consorzio U.L.I.S.S.E./Università di Roma “Tor Vergata” e presso Selex S.I. S.p.A. - Roma, in particolare sarà costituito da lezioni in aula, esercitazioni di laboratorio e Stage. Ai candidati ammessi sarà assegnata una borsa di studio per l’intera durata del percorso. In particolare sarà messa a disposizione una somma pari a € 21.000 per ogni borsa per coprire il relativo costo effettivo lordo previsto per legge a carico dell’erogante. Il contratto è subordinato alla regolare frequenza del corso di formazione, e la facoltà di revoca della borsa di studio nel caso di assenze o comportamenti incompatibili con gli obiettivi del piano di formazione.

Modalità di partecipazione

I candidati dovranno presentare domanda di ammissione in carta libera specificando i propri dati anagrafici, indirizzo, recapito telefonico unitamente al curriculum vitae preferibilmente in formato europeo contenente le seguenti informazioni essenziali:

(a) indirizzo e orientamento del corso di studi universitario (b) voto di laurea (c) eventuali titoli post laurea (d) attività post laurea (e) conoscenza scritta e parlata di lingue straniere con particolare riguardo per la lingua inglese (f) l’autorizzazione al trattamento dei dati personali ai sensi del D.lgs 196/2003 per l’utilizzazione della documentazione ai fini delle sole operazioni di selezione (g) la dichiarazione dello stato di disoccupazione, entro e non oltre il 21/07/2008 (non fa fede la data di spedizione) a:

Consorzio U.L.I.S.S.E. c/o Università Roma “Tor Vergata”-Dipartimento di Ingegneria Elettronica, Via del Politecnico, 1 – 00133 Roma, in alternativa è possibile inviare la domanda al seguente indirizzo di posta elettronica: brogi@ing.uniroma2.it.