

Progetto di Ricerca e Formazione DM24106 – Tema 1: “Sviluppo di MMIC Multifunzionali (Core-Processor) per sistemi di antenne attive a scansione elettronica (AES)”

Corso per “TECNICO DI TECNOLOGIE E CIRCUITI AD ALTA FREQUENZA”

SELEZIONE CANDIDATI

II GRUPPO

Sono ammessi al test e/o colloquio i seguenti candidati:

giorno 24 luglio 2008 ore 10:30

Ajola Fabrizio
Baldoni Alessandra
Cainero Francesco
Cardente Claudio
Casagrande Mauro
Chieppa Donato
Corsaro Alessio
Ferrante David
Frediani Mauro
Intini Lorenzo
Moccia Fernando
Moroni Alessandro
Moscone Luca
Terenzi Marilena
Tosti Mauro

La prova si svolgerà presso l’Università di Roma “Tor Vergata”, Dipartimento di Ingegneria Elettronica, Via del Politecnico, 1 – Roma, Edificio della Informazione, piano terra, aula riunioni R2. (tel. 06 72597953)