

Progetto di Ricerca e Formazione DM24106 – Tema 1: “Sviluppo di MMIC Multifunzionali (Core-Processor) per sistemi di antenne attive a scansione elettronica (AESA)”

Corso per “TECNICO DI TECNOLOGIE E CIRCUITI AD ALTA FREQUENZA”

SELEZIONE CANDIDATI

I GRUPPO

Sono ammessi al test e/o colloquio i seguenti candidati:

giorno 22 luglio 2008 ore 10:30

Arduini Marco
Colaiacomo Andrea
Di Marzo Antonio
Lamberti Simone
Marincolo Marco
Marotta Elpidio
Meloni Marco
Paglia Massimiliano
Pulcinelli Ascanio Patrizio
Scaramella Andrea

La prova si svolgerà presso l’Università di Roma “Tor Vergata”, Dipartimento di Ingegneria Elettronica, Via del Politecnico, 1 – Roma, Edificio della Informazione, piano terra, aula riunioni R2. (tel. 06 72597953)